

|   |  |                   |                   |              |
|---|--|-------------------|-------------------|--------------|
| Óbudai Egyetem<br>Alba Regia Műszaki Kar  |  |                   |                   |              |
| Tantárgy neve és kódja: Önálló projekt II. AMIHP11VND Kreditérték: 4<br>Nappali tagozat 2017/2018. tanév 2. félév   |  |                   |                   |              |
| Szakok melyeken a tárgyat oktatják: villamosmérnök  |  |                   |                   |              |
| Tantárgyfelelős<br>oktató:  |  | Oktatók:          | Beszédes Bertalan |              |
| Előtanulmányi<br>feltételek:<br>(kóddal)  | Elektronika II,<br>Digitális technika II |                   |                   |              |
| Heti óraszámok:   | Előadás: 0                               | Tantermi gyak.: 0 | Laborgyakorlat: 3 | Konzultáció: |
| Számonkérés<br>módja (s,v,f):   | vizsga                                   |                   |                   |              |
| <b>A tananyag</b>   |  |                   |                   |              |
| <i>Oktatási cél:</i> A hallgatók ismerjék meg a terminológiához kapcsolódó hardver-, firmware-, szoftver architektúrákat, megoldásokat, rendszer kialakítási elveket, a részegységek közötti kommunikáció lehetőségeit. Ismerjék meg a most használatos legelterjedtebb hw/sw fejlesztői környezetek egyikét. |  |                   |                   |              |
| <i>Tematika:</i>  |  |                   |                   |              |
| <b>Témakör:</b>   |  |                   | <b>Hét</b>        | <b>Óra</b>   |
| Beadandó feladat kiadása  |  |                   | 1.                | 3            |
| Beadandó feladat teljesítésének nyomon követése   |  |                   | 2.                | 3            |
| Beadandó feladat ellenőrzése  |  |                   | 3.                | 3            |
| Jegyzőkönyv leadása   |  |                   | 4.                | 3            |
| <b>Félévközi követelmények</b>  |  |                   |                   |              |
| A vizsga írásbeli és szóbeli részből áll.   |  |                   |                   |              |
| <b>Pótlás</b>   |  |                   |                   |              |
| A vizsgaidőszak első két hetében kiírt alkalomkor történhet a pótlás.   |  |                   |                   |              |
| <b>Irodalom:</b>  |  |                   |                   |              |
| Kötelező:   |  |                   |                   |              |
| Lewin A.R.W. Edwards: Embedded System Design on a Sfoestring (Newnes)   |  |                   |                   |              |
| A.N. Sloss, D.Symes, C. Wright: ARM System Development Guide (Morgan Kaufmann)  |  |                   |                   |              |
|   |  |                   |                   |              |
|   |  |                   |                   |              |